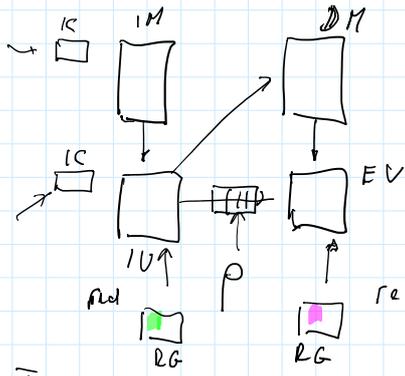
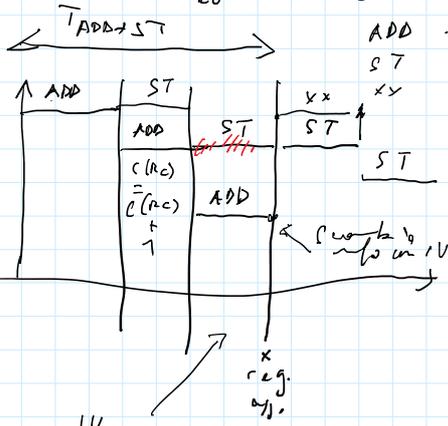
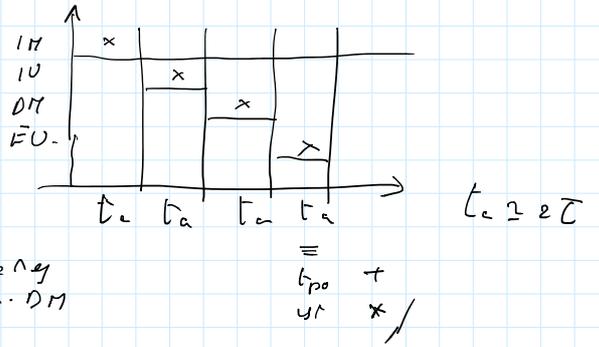


Uniprocessori e bus-boneri
Uniproc. Paralleli



RR → t_a
LD → $2t_a$
JMD → $2t_a$
opp. IC

ST → a) legge reg
b) mem. DM



IU
b) R
 $R_0 \equiv$ non write
red of write

ADD R_a, R_b, R_c
ST R_c
LD R_c

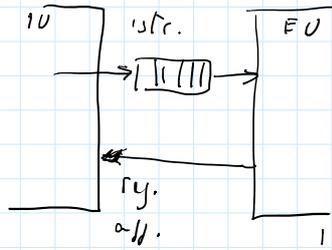
IU deve essere certa
che registro (sue copie)
è aggiornata

ritardi dovute a

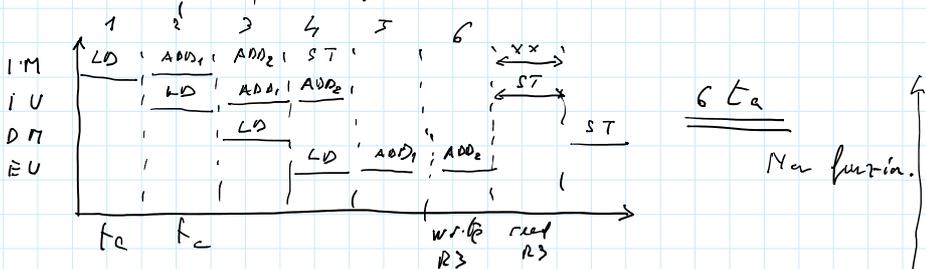
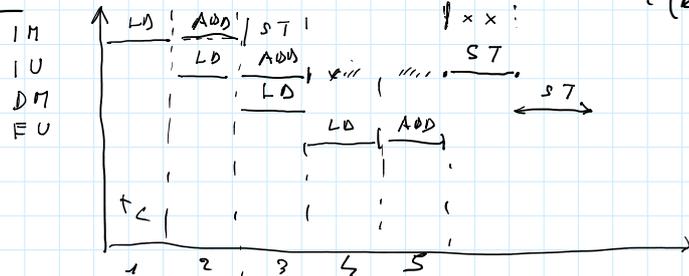
- salti
- ripetizione red of write
IU EU

Consistenza \equiv contatore
ogni copia di registro nella IU
ha associato un contatore ($\geq \phi$)
- U1 incrementa il contatore di R_i
ogni volta che fornisce ad EU una sostanza
che scrive in R_i
- U1 decrementa contatore di R_i ogni volta
che riceve un valore di R_i da IU
- U1 può leggere R_i solo se $C(R_i) = \phi$

Compero Livornesi e Fiorentine



LD R1, R2, R3 → $c(R3) + 1$ (IU)
 ADD R3, R4, R5 → $c(R5) + 1$
 ST R5, R5, R3 → ma incrementa contatore e poi scrive cache
 e poi scrive cache
 e $c(R3) = \phi$
 e $c(R5) = \phi$



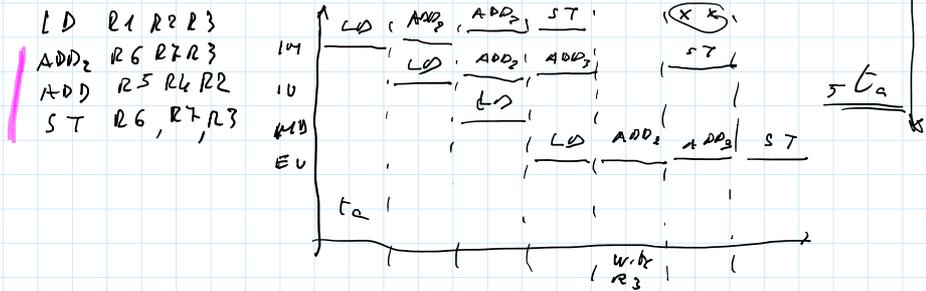
LD R1, R2, R3
 ADD1 R5, R4, R2
 ADD2 R6, R7, R3
 ST R6, R7, R3
 xx

wr (EU) R3
 rd (IU) R3

ADD1 R5, R4, R2
 ADD2 R6, R7, R3

⇒ sono indipendenti.
 condizione di Bernstein
 $R_i \cap W_j = \phi$
 $R_j \cap W_i = \phi$
 $W_i \cap W_j = \phi$

R_i : = domain lettura
 W_i : = domain scrittura



DIPENDENZE IO-EU

Distanza tra due istanze in dipendenza (IO-EU)
 determinare il grado \equiv aumenta o diminuisce
 della distanza

Qualità di un code \equiv - Distanza media tra le clip \equiv Tra le ist. che
 loro in dep.
 - Somma delle dist. delle clip.

LD \rightarrow calcolo ind
 ST \rightarrow calcolo ind + op
 salti \rightarrow grado salto
 cambio \rightarrow grado lett.

$$T = n \times t_a + \text{Salti} + \Delta$$

$$= n \times t_c + n_s t_c + \Delta$$

$$\leq n \times t_a + n \times p_s t_c + \Delta$$

$$= n (t_a + p_s t_c) + \Delta$$

$$= n t_a (1 + p_s) + \Delta(p, \dots)$$

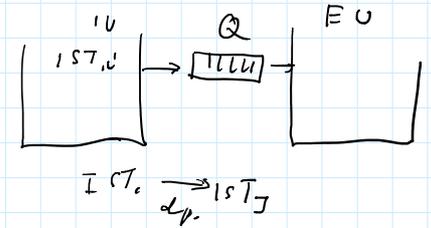
$p_s = \text{prob. di}$
 salto
 $>$ pr. di salto

$\Delta \equiv$ \rightarrow aumenta con il rich. dep.
 \rightarrow inv. prop. distanza

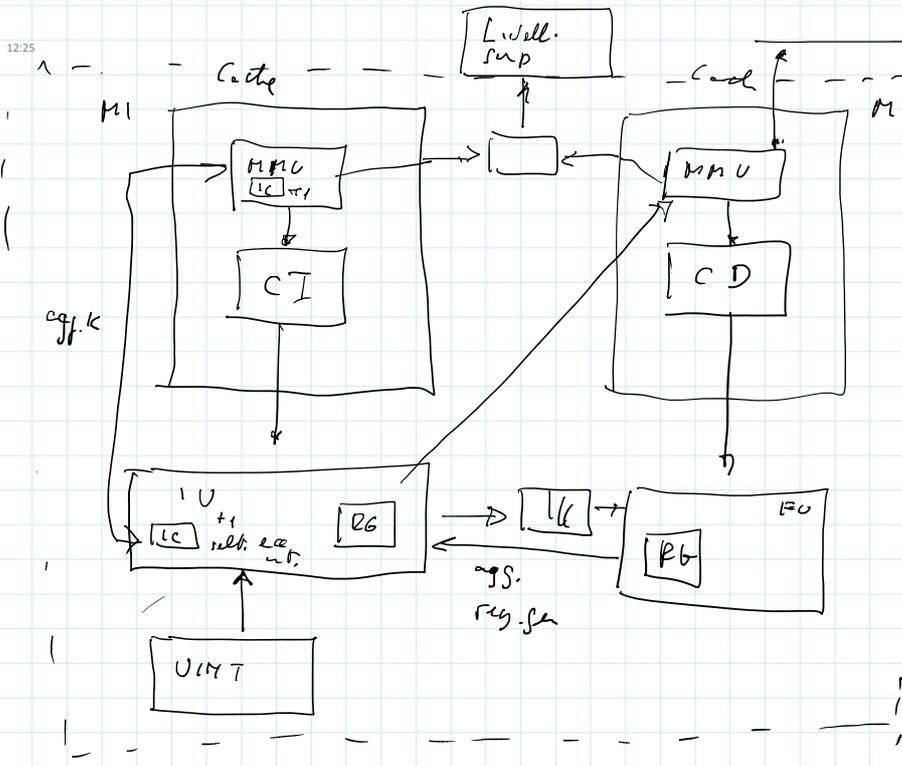
distanza dipende dalle lunghezze delle code tra IO ed EU

\rightarrow grado medio aumenta all'aumentare delle lunghezze media di Q

lunghezza media Q = $\frac{\rho^2}{1-\rho}$ $\rho = \frac{\lambda}{\mu}$



tempo di attesa di IST_i
 \equiv grado medio in l'area di attesa delle lunghezze media di Q



bus I/O

Schede base

1/te

- dipredo selte
- dipredo duplicata
- olt. selte:

Olt. slot. ke (comp.)

loop unrolling / unfolding

- c.l. det. for x
- wh. numb. w. hole / rep x
- selte. e proc.

=

procedure = macro inline replicant code (no r.cods.v.)

loop unrolling

for $i = 0, 2M, i++$

for $i = 0, i < K, i++$

do...do

$\{ \dots \}_x$

$2M$ selte.

for $J = 0, M, J++$

$\{ i = 2J$

$\{ \dots \}_x$

$i = i + 1$

$\{ \dots \}_x$

$\}$

M selte.

DELAYED BRANCH

Modifica semantica linguaggio assembler

Istruzione che segue un branch viene comunque eseguita

sempre delayed branch

o delayed branch

```

LOOP:  ;
      ;
      ;
      GOTO LOOP
      xx

```

```

loop:  ;
      ;
      ;
      GOTO loop
      j
      xx

```

caso atteso

← istruzione che segue branch
LOOP & GOTO

```

LOOP:  ;
      ;
      ;
      GOTO LOOP
      MOD
      xx
      ;
      ;
      ;
      ;
      ;
      ;

```

non funziona
c'è una
istruzione
che si può
inviare